**筆記課題**

**管理番号： Ｅ－４２**

**「**ＨＤＬによるディジタル回路設計**」**

**■課題概要■**

論理回路の基本事項と、ＨＤＬを用いたディジタル回路設計のために必要な知識（数値データの表現方法、組合せ回路と順序回路、各種のフリップフロップ回路、回路の同期動作）およびＨＤＬによるディジタル回路の記述について確認します。

**■訓練課題資料構成■**

|  |  |  |
| --- | --- | --- |
| **資料名** |  | **ファイル名** |
| 訓練課題実施要領 |  |  |
| 訓練課題 | ○ | E-42-01\_訓練課題.doc |
| 解答 | ○ | E-42-02\_解答及び解説.doc |
| 作業工程手順書 |  |  |
| 訓練課題確認シート |  |  |
| 評価要領 |  |  |